

产品特点

- 工作频率：≤10GHz
- 输出电平：LVPECL
- 输入电平：LVPECL、CML、LVDS

产品描述

ACLK10D 是一款差分÷2 时钟分频器。差分输入包含 50Ω 端接电阻可接收 LVPECL、CML、LVDS 逻辑电平。

最大时钟工作频率 10GHz。LVPECL 输出，保证 350mV 输出幅度，200ps 传输延迟，采用 QFN16 封装。

工作温度：-40℃至+85℃

结构框图

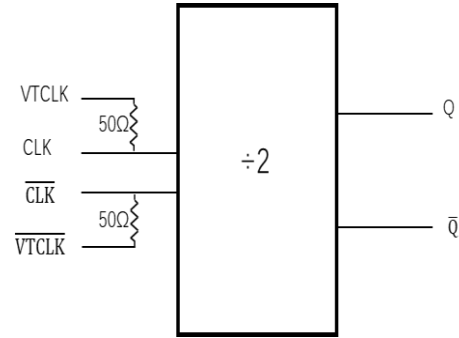


图 1: ACLK10D 结构框图